

Nro. ord.	Apellido y nombre	L.U.	#hojas
	Manzetti Mauro		4

SISTEMAS DIGITALES - Primer Parcial
Segundo Cuatrimestre 2024

Ej. 1	Ej. 2	Ej. 3	Ej. 4	Nota
3	1	2	4	10

Correctorx: Mauro

TN

Felicitado!
Exámen
Puntaje:

Aclaraciones

- Anote apellido, nombre, LU y numere *todas* las hojas entregadas, entregando los distintos ejercicios en hojas separadas.
- El parcial **no es a libro abierto**, justifique sus respuestas.
- El parcial se aprueba con 6 y se deben tener ambos parciales aprobados para aprobar la materia (promoción directa).

3/3

Ejercicio 1 (3 pts.) Responder y justificar la respuesta:

- ¿Cuál es el rango de representación de un número de cuatro bits en signo y magnitud? ¿Cuál es el rango de representación de un número de ocho bits en complemento a dos?
- ¿Cómo se calcula el inverso aditivo de un número n en complemento a dos de k bits?
- Para dos números a y b de k bits, para una operación de suma cuyo resultado nombramos c , ¿cómo se determina el **carry**, sobre qué tipo de datos lo observamos? ¿Cómo se determina el **overflow**, sobre qué tipo de datos lo observamos? Explique por qué se definen de esta manera.

ss y C2

1/1

Ejercicio 2 (1 punto) Responder:

- Sea $p \downarrow q = \overline{p \cdot q}$ ¿Alcanza este único operador (NAND) para representar todas las funciones booleanas?
- Sea $p \downarrow q = \overline{p + q}$ ¿Alcanza este único operador (NOR) para representar todas las funciones booleanas?

Consejo: recuerde que las operaciones de conjunción (AND), disyunción (OR) y negación son suficientes para representar todas las funciones booleanas.

2/2

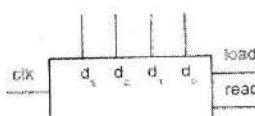
Ejercicio 3 (2 pts.) Dibujar circuitos que implementen las siguientes funciones booleanas:

- $f(A, B, C) = A \cdot B \cdot C$ usando 2 compuertas NOR y varias compuertas NOT.

- $f(A, B) = \overline{((A \cdot B) + (\overline{B} \cdot A))} \cdot \overline{B}$ ¿Para qué valores de A y B la función devuelve un 1?

4/4

Ejercicio 4 (4 pts.) **Registro bidireccional** Diseñar un registro *bidireccional* de cuatro bits. Este tipo de registros es un circuito con dos señales de control de entrada (load, read, el clk) y cuatro señales de entrada y salida de datos (d_0 a d_3). Su funcionamiento es el siguiente: si la señal load vale 1 cuando clk alcanza su flanco ascendente, almacena los valores recibidos en d_0 a d_3 ; en cambio, si read está alta, se emite el valor almacenado en el registro por esas mismas líneas¹. Las señales read y load nunca valen 1 simultáneamente.



¹Ayuda: utilice componentes de tres estados.

EJERCICIO 1

Manzetti Mijuro

i) En STM, el primer bit determina el signo, y el resto el valor.

$$\begin{array}{c} \times \ \times \ \times \\ \hline s \ \text{signo} \end{array}$$

En 4 bits, el valor mínimo es 111_2 y el máximo

$$0111_2. \quad 1111_{STM} = -1 \cdot 111_2 = -1 \cdot 7 = -7$$

$0111_{STM} = 0111_2 = 7$ por lo que el rango de representación son los valores entre -7 y 7 inclusive. \rightarrow ¿Qué pasa con el cero? Faltaría añadir un

En C2, el ~~bit~~ primer bit también determina el signo. En 8 bits, el valor mínimo es 10000000 y el máximo es 01111111 .

10000000 01111111

$$01111111 = 1 \cdot 2^0 + 1 \cdot 2^1 + \dots + 1 \cdot 2^6 = 127$$

y vé que el mínimo en C2 es el ~~máximo~~ 127 inverso del máximo -7

$= -128$ por lo que el rango de representación son los valores entre -128 y 127 inclusive.

ii) En C2, se calcula el inverso aditivo de un número de k bits invirtiendo cada uno de sus bits y sumándole 1_2 .

$$\text{Ej: } \text{inv}(0101_2) + 1_2 = 1010_2 + 1_2 = 1011$$

$$0101_2 = 5 \quad 1011 = -5$$

Estos fórmulas solo se aplican para números enteros, por lo que no vale para -128 ni 127

Además, vale saber que viene de la fórmula $\text{inv}_2 = 2^k - n$

iii) Para dar números 3 y 6 de k bits, lo maneras de determinar si hay carry es: $C_k = (2_k \cdot b_k) + (C_{k-1} \cdot (2_k + b_k))$, es decir, si el penúltimo bit de ambos números es 1 o si hay carry del bit ~~siguiente~~ ^{segundo} y uno de los dos es 1, ya que $1_2 + 1_2 = 10_2$ no da un bit de más. Esto aplica a 5S y C2.

Para determinar si hay overflow en la suma de 5S, simplemente hay overflow si hay carry ^{en el primer bit} y el resultado no es válido. Ej:

$$\begin{array}{r} 0111_2 \\ + 1100_2 \\ \hline 110011_2 \end{array}$$

Como solo puedo devolver lo mismo cantidad de bits,

no puedo representar el número completo y obtengo un resultado incorrecto, ya que esto fuera del rango de representación

En (2) uso el ~~escalón~~^{larry} para operar ~~los~~^{con} números negativos,
por ejemplo:

$$\begin{array}{r} 10111 \\ - 0112 \\ \hline 11002 \\ - 11002 \\ \hline 110011 \end{array}$$

lo cual es correcto.

Entonces obtengo overflow cuando mi resultado está fuera del rango de representación, y esto se determina si ambos números tienen el mismo signo y el resultado tiene el signo opuesto (ya que no tiene sentido).

$\text{POS} + \text{POS} = \text{NEG}$
 $\text{V} \leftarrow \text{NEG} + \text{NEG} = \text{POS}$

$$E_j: + \begin{array}{r} 1001_{cc} \\ 1010_{cc} \\ \hline 10011_{cc} \end{array} \rightarrow \begin{array}{r} -7_{cc} \\ + \\ -6_{cc} \\ \hline 3_{10} \end{array}$$

$$\alpha(\partial_k = b_k) + \overline{c_{k-1}}$$

~~Principles of Foreign Policy
Domestic Policies
Economic Policies
Foreign Policies, also known as
Foreign Affairs, International Affairs
and International Relations~~

(Molten materials
mol. nro fórmulas,
detalhos)

Mozzarella de vaca chata, muy bien!

Si querés disponer de la misma visión lo anterior, para que solo lleguen al mismo signo en y que no es condición suficiente. Por tanto un ejemplo

EJERCICIO 2

Monzotti Mijaro

Para demostrar, intento sacar un AND, OR, y NOT usando únicamente el operador pedido.

1) NAND: $p \downarrow q (\overline{p \cdot q})$

AND: ~~$p \cdot q$~~ $p \cdot q \equiv (p \downarrow q) \downarrow (p \downarrow q)$

OR: $p + q \equiv (p \downarrow p) \downarrow (q \downarrow q)$

NOT: $\bar{p} \equiv (p \downarrow p)$

Por lo que alcanza NAND para representar todos los funciones booleanas.

2) NOR: $p \uparrow q (\overline{p + q})$

AND: $p \cdot q \equiv (p \uparrow p) \uparrow (q \uparrow q)$

OR: $p + q \equiv (p \uparrow q) \uparrow (p \uparrow q)$

NOT: $\bar{p} \equiv p \uparrow p$

Por lo que también alcanza NOR para representar todos las funciones booleanas.

A	B	$A \downarrow B$	$(A \downarrow B) \downarrow (A \downarrow B)$	$A \cdot B$
0	0	1	0	0
0	1	1	0	0
1	0	1	0	0
1	1	0	1	1

A	$(A \downarrow A)$	\bar{A}	$(A \downarrow A) \downarrow (A \downarrow A)$	$A + B$
0	1	1	1	0
0	1	1	1	1
1	0	0	1	1



A	$A \downarrow A$	\bar{A}	$(A \downarrow A) \downarrow (A \downarrow A)$	$(A \downarrow B) \downarrow (A \downarrow B)$	$A \cdot B$
0	1	1	0	0	0
1	0	0	1	1	1
0	1	0	1	1	1
1	0	1	1	1	1
1	1	0	1	1	1

A	B	$A \downarrow A$	$B \downarrow B$	$(A \downarrow A) \downarrow (B \downarrow B)$	$A \cdot B$
0	0	1	1	0	0
0	1	1	0	0	0
1	0	0	1	0	0
1	1	0	0	1	1

EJERCICIO 3

Monzotti Mjuro

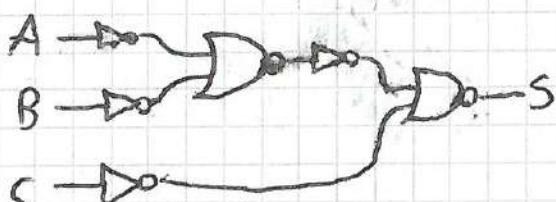
$$1) f(A, B, C) = A \cdot B \cdot C$$

A	B	C	S
0	0	0	0
0	0	1	0
0	1	0	0
...
1	1	1	1

$$A \cdot B \cdot C = \overline{A} \downarrow \overline{B}$$

$$A \cdot B \cdot C = (\overline{A} \downarrow \overline{B}) \downarrow C$$

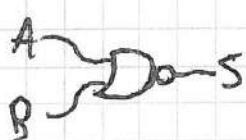
A	B	C	$\overline{A} \downarrow \overline{B}$	S
0	0	0	0	0
0	0	1	0	0
0	1	0	0	0
0	1	1	0	0
1	0	0	0	0
1	0	1	0	0
1	1	0	1	0
1	1	1	1	1



$$2) F(A, B) = \overline{(A \cdot B) + (\bar{B} \cdot A)} \cdot \bar{B}$$

A	B	$(A \cdot B)$	$(\bar{B} \cdot A)$	$\overline{(A \cdot B) + (\bar{B} \cdot A)}$	S
0	0	0	0	1	1
0	1	0	0	1	0
1	0	0	1	0	0
1	1	1	0	0	0

$$S \equiv \bar{A} \cdot \bar{B} \equiv \overline{(A+B)} \equiv A \downarrow B$$

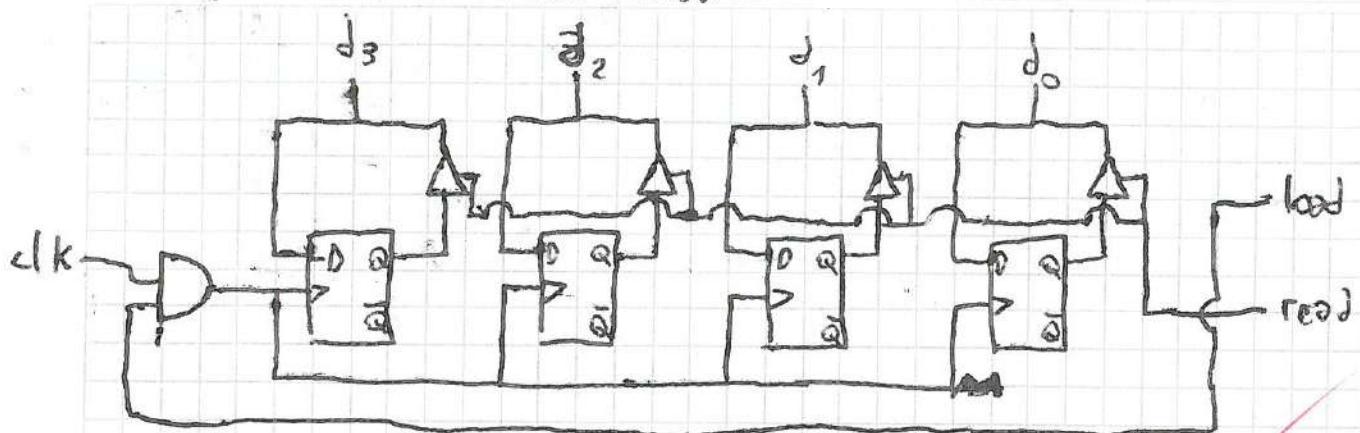


La función solo devolverá 1 cuando ambas A y B son 0.

Genial!

EJERCICIO 4

Monzotti Mauzo



Excelente!